

JOËL HARTMANN
Executive Vice President
Digital Front-End Manufacturing & Technology
STMicroelectronics

Joël Hartmann occupe le poste d'Executive Vice President de STMicroelectronics, Digital Front-End Manufacturing & Technology depuis février 2012. Il a la responsabilité des activités de fabrication de ST à Crolles (Isère) et Rousset (Bouches du Rhône) ainsi que des plateformes de conception et technologiques pour les produits numériques du Groupe.

De 1979 à 2000, Joël Hartmann a travaillé au CEA-Leti, le centre de recherche appliquée du CEA spécialisé dans la microélectronique, les technologies de l'information et la santé. En 2000, il a rejoint STMicroelectronics au poste de directeur de l'Alliance Crolles2, l'initiative de R&D créée par STMicroelectronics, NXP et Freescale Semiconductor. En 2008, il a été promu Group Vice President et directeur de l'activité « Advanced CMOS Logic & Derivative Technologies ». De 2010 à 2012, il s'est vu confier de nouvelles responsabilités en étant nommé co-directeur du centre de R&D sur les semiconducteurs (Semiconductor Research and Development Center) situé à Fishkill (état de New York), au sein de l'alliance technologique IBM ISDA dédiée au développement de processus CMOS avancés.

Joël Hartmann siège au conseil d'administration du consortium industriel SOI et est membre de l'IEEE Electron Device Society. Il a déposé 15 brevets dans le domaine de la microélectronique et des circuits intégrés et est l'auteur de 10 publications dans ce domaine.

Joël Hartmann est né à Toulon (Var) en 1955. Il est titulaire d'un diplôme de physique de l'École Nationale Supérieure de Physique de Grenoble.

Mise à jour en janvier 2017