

## 前言

STM32L4系列的微控制器采用新型结构制造，得益于其高度灵活性和高级外设集，实现了一流的超低功耗性能。STM32L4系列产品的性能为应用提供最佳能量效率，在超低功耗领域首屈一指。

STM32L4xx器件基于ARM®Cortex®-M4，具有FPU内核。它们的工作频率可达8MHz，并实现了在80 MHz频率下具有100 DMIPS的性能，由于集成了ART Accelerator™，还同时能保持尽可能小的动态功耗。

STM32L4系列产品具有FlexPowerControl，它提高了功耗模式管理上的灵活性，同时降低了应用的总体功耗。

STM32L4xx器件嵌入了大量智能执行外设，具有多种先进的低功耗模拟功能，并且有多种外设可使用

低功耗模式。得益于批采集子模式（BAM），STM32L4系列的微控制器可在数据与通信外设进行传输时优化功耗，同时其他器件处于低功耗模式。

低功耗设计和处理性能的结合使得STM32L4器件能够实现行业领先的EEMBC®LPBench™分数，对于标准产品可达176.7，对于SMPS版本可达253。

在STM32F和STM32L系列产品的雄厚基础上，STM32L4系列产品集合了多种创新，能够使不同模式下的功耗减到最小，同时保留大部分现有外设并很好地实现了引脚兼容，能够很容易地从现有产品上进行移植。

得益于其内置内部稳压器和电压调节，无论外部供电电压是多少，STM32L4xx器件在活动模式下都能保持尽可能小的消耗。这使得这些器件非常适合电池供电的产品，所需供电电压可低至1.71 V。

此外，其多个电压域允许以低电压为产品供电（因而可以降低功耗），同时模数转换器和数模转换器可以更高的电源和参考电压供电，可高达3.6 V。

STM32L4xx微控制器可支持电池备份域以保持RTC运行，并能支持32个寄存器（每个寄存器为32位宽），在失去主电源，备份电池供电时，备份域功能能够保持工作。该可选备份电池可在有主电源时充电。

STM32L4xx器件支持7种主要的低功耗模式，其中每种都有多个子模式选项。这使得设计人员可以在低功耗性能、短启动时间、可用外设集与唤醒源最大数量之间实现最佳折中。

P后缀的STM32L4器件（STM32L4xxxxxP）支持使用可选外部SMPS，因此能够进行高效、低功耗应用的设计。

# 目录

<b>1</b>	<b>高效处理</b> .....	<b>5</b>
<b>2</b>	<b>FlexPowerControl描述</b> .....	<b>10</b>
2.1	多种低功耗模式 .....	10
2.1.1	低功耗运行和低功耗睡眠模式 .....	10
2.1.2	停止模式 .....	11
2.1.3	待机模式 .....	11
2.1.4	关机模式 .....	11
2.2	多电源和电池备份域 .....	14
2.3	超安全电源监控 .....	16
2.4	一组外设，调整它们可实现低功耗 .....	17
2.5	多功能的时钟管理 .....	22
<b>3</b>	<b>结论</b> .....	<b>25</b>
<b>4</b>	<b>版本历史</b> .....	<b>26</b>

## 表格索引

表1.	80 MHz系统时钟下STM32L476的性能.....	7
表2.	系统时钟为80 MHz时的性能比较 (mA/MHz).....	8
表3.	不同模式运行下STM32L476性能.....	8
表4.	不同运行模式下的性能比较 (mA/MHz).....	8
表5.	STM32L4模式概述.....	12
表6.	所有模式下的特性.....	19
表7.	STM32L4xx时钟源特性.....	22
表8.	文档版本历史.....	26
表9.	中文文档版本历史.....	26

# 图片索引

图1.	STM32L476 - 电流消耗vs.系统频率 (25 °C) .....	5
图2.	功率分配结构 .....	6
图3.	STM32L476 - 对于不同存储器配置的电流消耗.....	7
图4.	STM32L4闪存延迟vs. VCORE范围 .....	9
图5.	低功耗模式可能的转换 .....	14
图6.	电源概述 .....	16

# 1 高能效处理

STM32L4系列产品围绕Cortex<sup>®</sup>-M4而构建，具有FPU和DSP指令集。

由于使用了关联到其存储器接口的Cortex<sup>®</sup>-M4内核，因而在运行模式下获得了很高的处理性能（以DMIPS/MHz表示）。为了确保实现达8MHz的高性能工作，STM32L4系列的微控制器嵌入了ART Accelerator<sup>™</sup>，可屏蔽闪存访问等待状态，并且无论系统时钟频率为多少，都可实现1.25 DMIPS/MHz。

通过动态调节内部供电电压来适应工作频率，可获得很高的能量效率，以mA/DMIPS表示。这种方法称为“欠压”。

STM32L4微控制器提供了两个动态可选电压和频率范围：

1. Range 1支持高达80 MHz的系统频率
2. Range 2支持达26 MHz的系统频率，并且效率提高（比Range 1高了15%）。

专用低功耗运行模式（LPRun）使内核可在2MHz下运行，并且提高了效率，比Range 2高了20%。

这可通过利用内部低功耗稳压器为逻辑供电来实现。此模式下，具有独立时钟的外设仍然能够在10MHz内部高速振荡器（HSI）下工作。这些外设为I2C、USART、LPUART1、LPTIM和SWPMI1。

图 1显示了不同运行模式下STM32L476的典型电流消耗，它是系统频率的函数。

图1. STM32L476 - 电流消耗vs.系统频率 (25 °C)

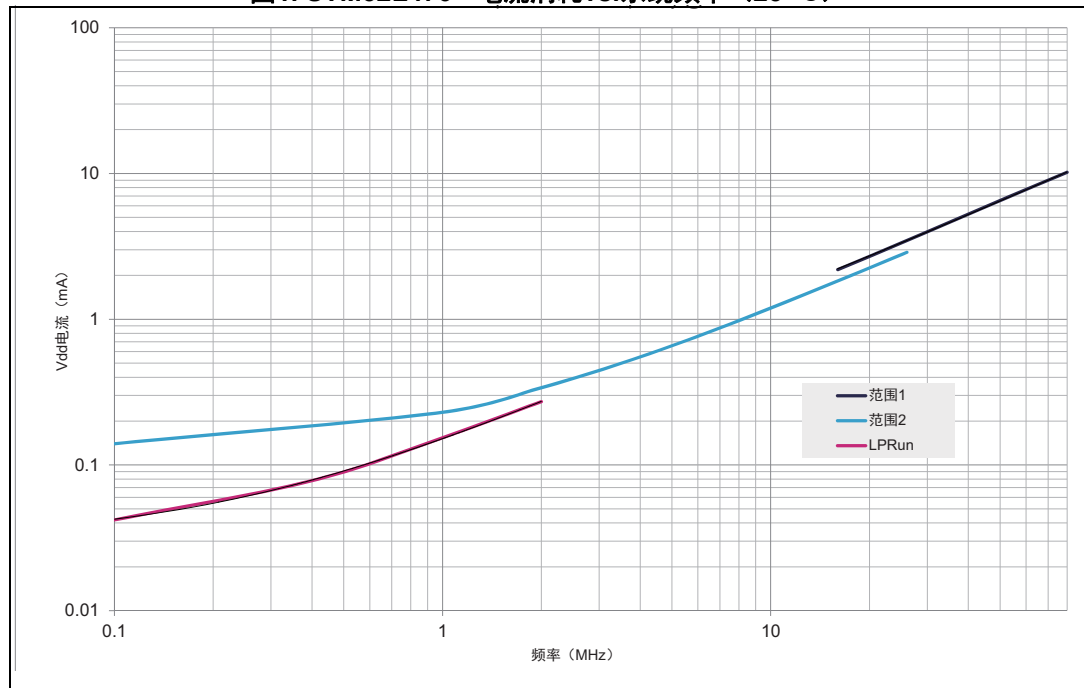
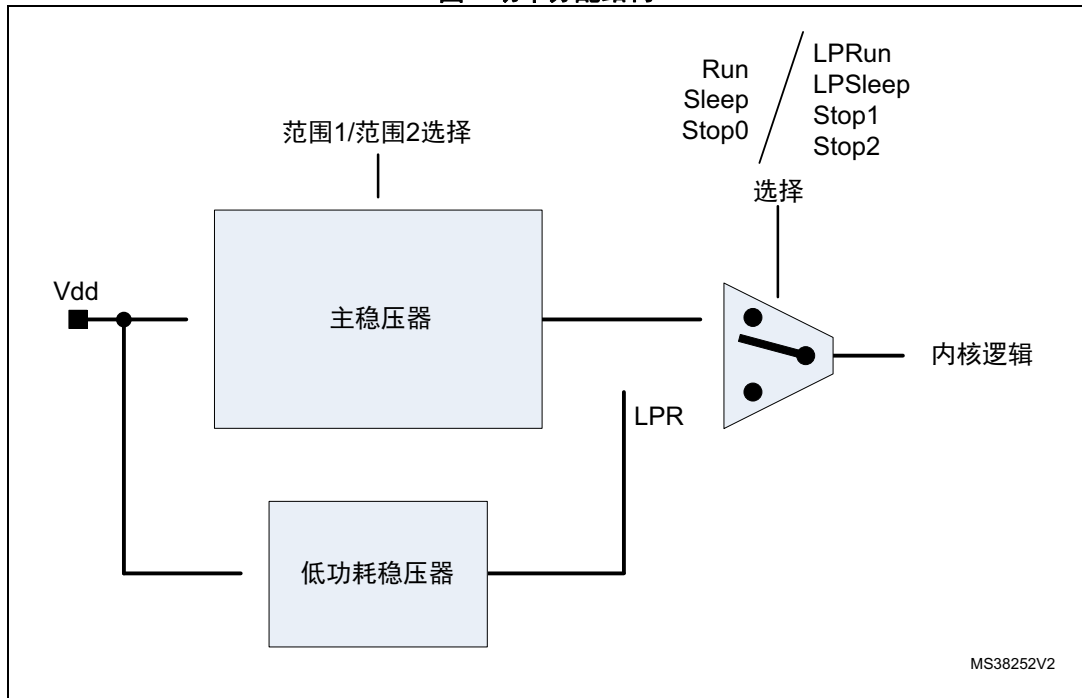


图 2显示了不同运行和睡眠模式下内部LDO稳压器的功率分配。

图2. 功率分配结构

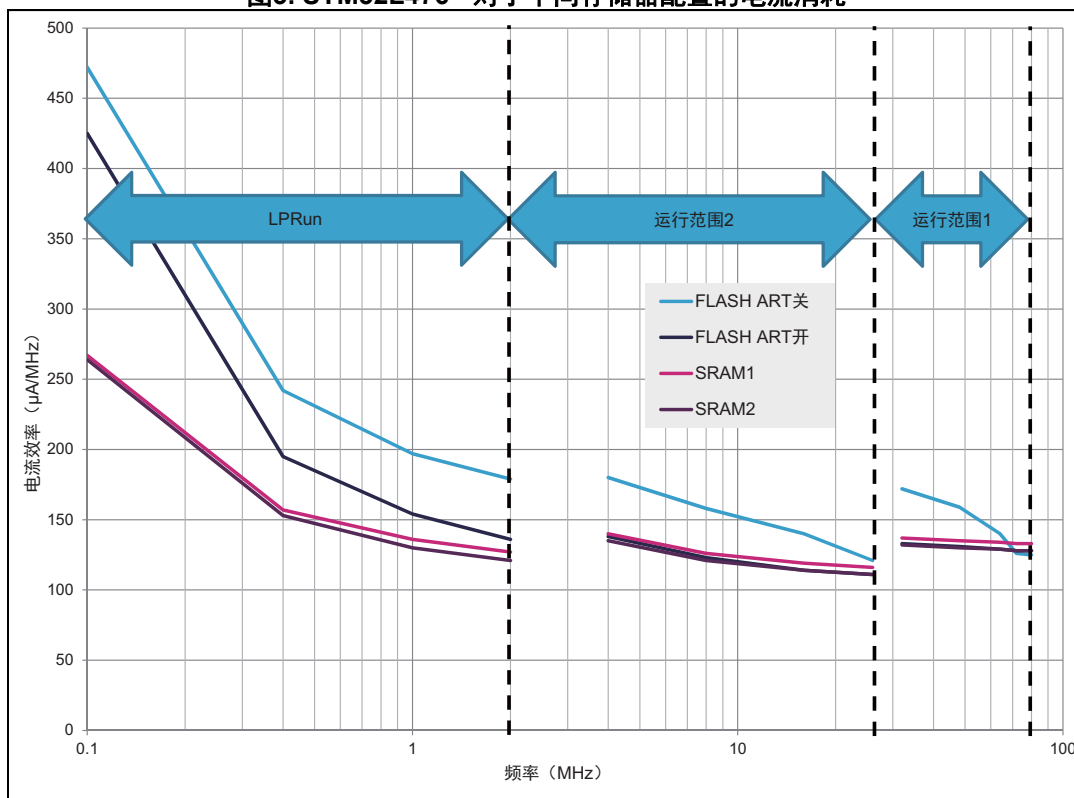


STM32L4微控制器允许从闪存，SRAM1和SRAM2，外部Quad-SPI或FSMCBank1执行代码。从内部SRAM运行时，电流消耗是最低的。从内部闪存运行时，ART Accelerator™减少了访问存储器的次数，因此可降低总电流消耗。

图 3显示了STM32L476对于三种主要存储器配置的电流消耗：

- 从内部闪存执行，ART Accelerator™禁用；
- 从内部闪存执行，ART Accelerator™使能；
- 从内部SRAM1执行，闪存禁用。

图3. STM32L476 - 对于不同存储器配置的电流消耗



存储系统中可执行代码和数据的位置不仅影响电流消耗，而且影响总体运算性能。作为示例，表 1详细说明了STM32L476在80MHz系统时钟下运行一个非常复杂算法时测得的整体性能，例如EEMBC<sup>®</sup>组织的CoreMark<sup>®</sup>。

表1. 80 MHz系统时钟下STM32L476的性能

配置	mA/MHz	CoreMark <sup>®</sup> 每MHz	CoreMark <sup>®</sup> 每mA	注释
FLASH ART关闭	0.117	1.55	13.2	-
FLASH ART开启	0.136	3.32	24.4	高速缓存开启，预取缓冲器关闭
SRAM1	0.130	2.37	18.2	SRAM1中的代码和数据
SRAM1和SRAM2	0.137	3.42	25	SRAM1中的代码和SRAM2中的数据

表 2中对不同产品的性能进行了比较。

表2. 系统时钟为80 MHz时的性能比较 (mA/MHz)

配置	产品				注释
	STM32 L47x/48x	STM32 L43x/44x	STM32 L45x/46x	STM32 L49x/4Ax	
FLASH ART关闭	0.117	0.100	0.102	0.117	-
FLASH ART开启	0.136	0.121	0.118	0.133	高速缓存开启, 预取缓冲器关闭
SRAM1	0.130	0.097	0.097	0.121	SRAM1中的代码和数据

ART Accelerator™使得在计算 (CoreMark®每MHz) 和电流消耗 (CoreMark®每mA) 方面均可达到与从内部SRAM运行相同程序几乎相同的性能。

表 3给出了不同运行模式对性能的影响 (在STM32L476器件上测得)。

表3. 不同模式运行下STM32L476性能

运行模式	配置	mA/MHz	CoreMark® 每MHz	CoreMark® 每mA
Range1 (80MHz)	FLASH ART关闭	0.117	1.55	13.2
	FLASH ART开启	0.136	3.32	24.4
Range2 (26MHz)	FLASH ART关闭	0.111	1.85	16.6
	FLASH ART开启	0.118	3.35	28.4

表 4中对不同产品的性能进行了比较。

表4. 不同运行模式下的性能比较 (mA/MHz)

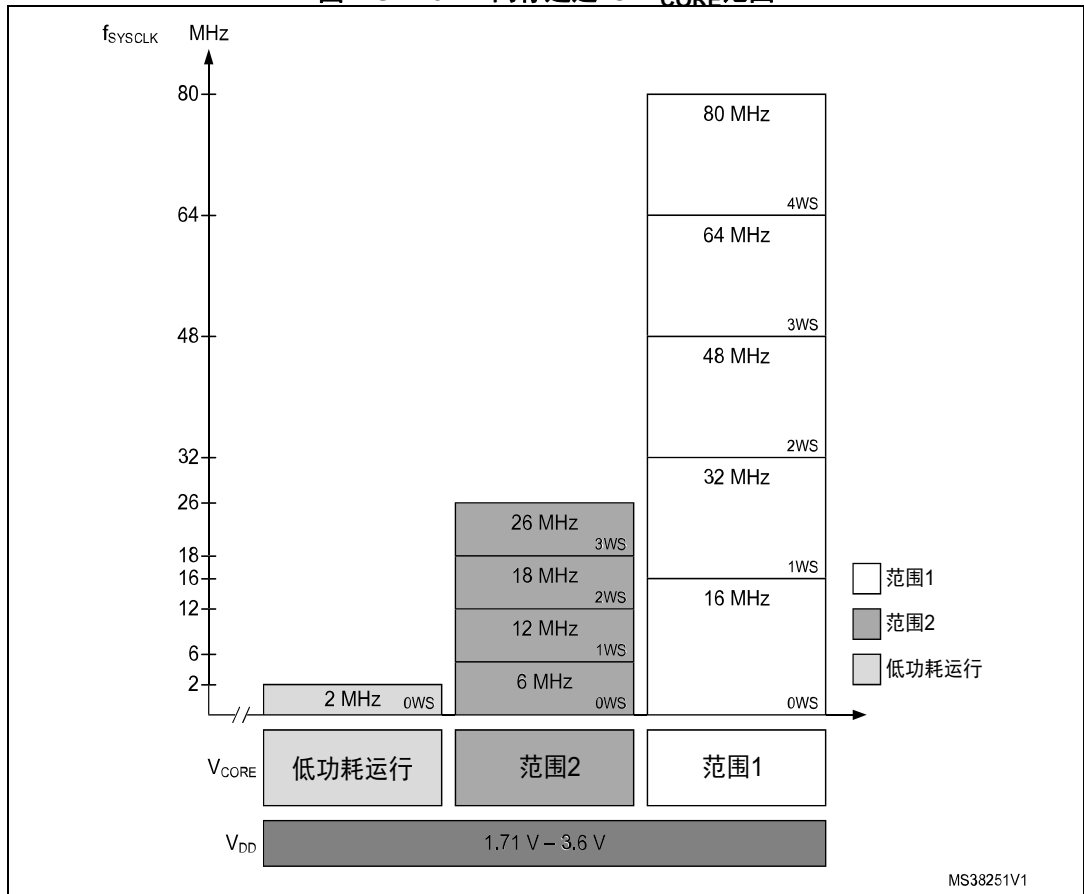
运行模式	配置	产品			
		STM32L47x/48x	STM32L43x/44x	STM32L45x/46x	STM32L49x/4Ax
Range1 (80MHz)	FLASH ART关闭	0.117	0.100	0.102	0.117
	FLASH ART开启	0.136	0.121	0.118	0.133
Range2 (26MHz)	FLASH ART关闭	0.111	0.094	0.096	0.114
	FLASH ART开启	0.118	0.103	0.102	0.110

如果可能, 选择Range 2可提高差不多15%的效率 (CoreMark®每mA)。

图 4显示了STM32L4闪存延迟 (要被编程到闪存访问控制寄存器中的等待状态数量), 它取决于稳压器电压量程范围和系统时钟频率。



图4. STM32L4闪存延迟vs. V<sub>CORE</sub>范围



## 2 FlexPowerControl描述

得益于高灵活性的功率管理、智能外设和结构，FlexPowerControl可降低应用功耗。

### 2.1 多种低功耗模式

STM32L4系列的微控制器可实现多种不同的功耗模式，其中7种是低功耗的。

除了这些模式，通过选择不同的时钟源和频率，以及关闭不用的外设的时钟，可调节功耗。

在所有这些方法中，除了关机之外，安全功率监测欠压复位（BOR）和IWDG可保持激活，以保证能够安全运行。

表 5概括了每种模式的特点并显示了电流消耗。

#### 2.1.1 低功耗运行和低功耗睡眠模式

除了那些能在STM32Fx系列产品上实现的模式（睡眠，停止和待机）外，有两种低功耗活动模式可在STM32L4系列产品上使用，它们是低功耗运行和低功耗睡眠。

它们为应用提供了具有极低电流消耗的运行和睡眠模式功能，满足这种情形下一些外设不能关闭，或者CPU持续低速工作以使电流变化最小。

已经实现了多种功能来降低电流消耗：

- 内核逻辑由低功耗稳压器供电，以降低静态电流；
- 在低功耗睡眠模式下，可关闭闪存（掉电模式和时钟门控）。当处理器从SRAM1或SRAM2执行时，它还可在低功耗运行模式下关闭；
- 系统时钟频率最大限于2MHz。可选择MSI内部RC振荡器，因为它支持多种频率范围，低功耗睡眠闪存关闭时MCU总消耗很小，在100 kHz可低至18  $\mu$ A。

#### 批采集子模式（BAM）

STM32L4微控制器支持功率高效批采集子模式（BAM），其中数据利用通信外设传输，器件其他部分处于低功耗模式。

这可通过利用以下配置进入睡眠或低功耗睡眠模式来实现：

- 睡眠（或低功耗睡眠）模式下，仅DMA、通信外设和SRAM1或SRAM2时钟使能；
- 睡眠（或低功耗睡眠）模式下闪存关闭：闪存掉电，且闪存时钟门控关闭；
- 如果系统时钟可限制于2 MHz内，则主稳压器关闭（以进入低功耗睡眠）。

低功耗睡眠模式下，I2C和USART/LPUART外设仍然可由16 MHz HSI提供时钟。这允许支持BAM，且I2C或USART速度可达1 Mbps。

## 2.1.2 停止模式

STM32L4系列产品实现了三个停止模式，具有完全SRAM和外设保持能力，并且由于使用了高达48 MHz的MSI，能够在1  $\mu$ s内唤醒。

在这些停止模式下，所有高速振荡器（HSE，MSI，HSI）都停止，而低速振荡器（LSE，LSI）可保持活动。外设可设置为活动的，需要时可使用HSI时钟，能够在一些特定事件（如UART字符重复或I2C地址识别）下唤醒设备。

Stop2模式可实现专门机制，使保持电流尽可能低，同时允许非常快速的唤醒，从SRAM唤醒需要5  $\mu$ s，或从闪存唤醒需要8  $\mu$ s。

## 2.1.3 待机模式

待机模式下，BOR始终使能，这保证了在供电电压低于所选功能阈值时器件处于复位。

默认待机模式下SRAM内容丢失。但是，可选地保持SRAM2的内容（有额外电流消耗）。

在待机模式下可在每个I/O上独立地施加上拉和下拉，这能够保持外部器件配置。

借助某一个（共五个）唤醒引脚、复位引脚或独立看门狗，能够从该模式唤醒。由低速振荡器（LSE或LSI）定时的RTC在此模式下也是起作用的，具有唤醒功能。

## 2.1.4 关机模式

在STM32L4xx器件上实现了新的关机模式，以延长电池供电应用中的电池寿命。

通过关闭内部稳压器，以及禁用耗电监控，该模式可实现最低电流消耗。借助某一个（共五个）唤醒引脚或复位引脚，能够从该模式唤醒。由低速外部振荡器（LSE）定时的RTC在此模式下也是起作用的，具有唤醒功能。



表5. STM32L4模式概述

模式	Regulator (1)	CPU	Flash	SRAM	时钟	DMA和外设(2)	唤醒源	电流消耗(3)	唤醒时间(4)
运行	Range 1	有	开启 (5)	开启	任意	全部	N/A	107 $\mu$ A/MHz	N/A
	Range 2					除USB、RNG以外, 均可		92 $\mu$ A/MHz	
LPRun	LPR	有	开启 (5)	开启	任意, 除了 PLL	除USB、RNG以外, 均可	N/A	102 $\mu$ A/MHz	对于Range 1: 4 $\mu$ s 对于Range 2: 64 $\mu$ s
睡眠	Range 1	无	开启 (5)	开启(6)	任意	全部	任意中断或事件	28 $\mu$ A/MHz	6个周期
	Range 2					除USB、RNG以外, 均可		26 $\mu$ A/MHz	6个周期
LP睡眠	LPR	无	开启 (5)	开启(6)	任意 除了 PLL	除USB、RNG以外, 均可	任意中断或事件	36 $\mu$ A/MHz	6个周期
Stop0	MR	无	关闭	开启	LSE LSI	BOR、PVD、PVM、 RTC、LCD、IWDG COMPx (x=1、2), DACx (x=1、 2) OPAMPx (x=1、2) USARTx (x=1...5) (7) LPUART1(7) I2Cx (x=1...4) (8) LPTIMx (x=1、2) 所有其他外设都冻结。	复位引脚, 所有I/O BOR、PVD、PVM RTC、LCD、IWDG COMPx (x=1、2) USARTx (x=1...5) (7) LPUART1(7) I2Cx (x=1...4) (8) LPTIMx (x=1、2) USB(9) SWPMI(10)	100 $\mu$ A	0.7 $\mu$ s, 在 SRAM中  4.5 $\mu$ s, 在 Flash中
Stop1	LPR	无	关闭	开启	LSE LSI	BOR、PVD、PVM、 RTC、LCD、IWDG COMPx (x=1、2), DACx (x=1、 2) OPAMPx (x=1、2) USARTx (x=1...5) (7) LPUART1(7) I2Cx (x=1...4) (8) LPTIMx (x=1、2) 所有其他外设都冻结。	复位引脚, 所有I/O BOR、PVD、PVM RTC、LCD、IWDG COMPx (x=1、2) USARTx (x=1...5) (7) LPUART1(7) I2Cx (x=1...4) (8) LPTIMx (x=1、2) USB(9) SWPMI(10)	4.3 $\mu$ A, 无RTC  4.6 $\mu$ A, 有RTC	4 $\mu$ s, 在 SRAM中  6 $\mu$ s, 在 Flash中

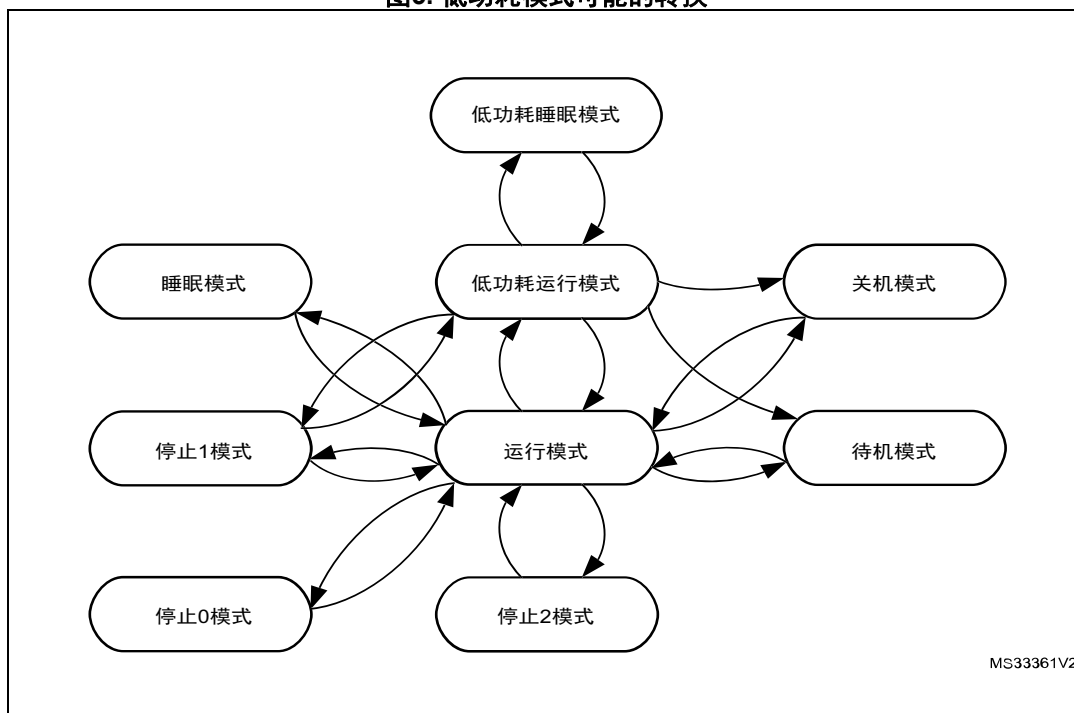
表5. STM32L4模式概述 (续)

模式	Regulator <sup>(1)</sup>	CPU	Flash	SRAM	时钟	DMA和外设 <sup>(2)</sup>	唤醒源	电流消耗 <sup>(3)</sup>	唤醒时间 <sup>(4)</sup>
停止2	LPR	无	关闭	开启	LSE	BOR、PVD、PVM RTC、LCD、IWDG COMPx (x=1、2), I2C3 <sup>(8)</sup> LPUART1 <sup>(7)</sup> 、LPTIM1 所有其他外设都冻结。	复位引脚, 所有I/O BOR、PVD、PVM RTC、LCD、IWDG COMPx (x=1、2)	1.0 μA, 无RTC	5 μs, 在 SRAM中
					LSI		I2C3 <sup>(8)</sup> LPUART1 <sup>(7)</sup> LPTIM1	1.3 μA, 有RTC	7 μs, 在 Flash中
待机	LPR	电源关 闭	关闭	SRAM2开 启	LSE	BOR、RTC、IWDG 所有其他外设均断电。 I/O配置可为浮空、上拉或下拉	复位引脚 5个I/O (WKUPx) <sup>(11)</sup> BOR、RTC、IWDG	0.20 μA, 无RTC	14 μs
	OFF			Powered Off	LSI			0.45 μA, 有RTC	
				0.03 μA, 无RTC					
关机	OFF	电源关 闭	关闭	Powered Off	LSE	RTC 所有其他外设均断电。 I/O配置可为浮空、上拉或下拉 <sup>(12)</sup>	复位引脚 5个I/O (WKUPx) <sup>(11)</sup> RTC	8 nA, 无RTC	256 μs
								0.28 μA, 有RTC	

1. LPR意味着主稳压器关闭且低功耗稳压器开启。
2. 所有外设可被激活或由时钟门控, 以节约功耗。
3. STM32L433器件在 $V_{DD}=1.8V$ 、 $25^{\circ}C$ 时典型电流消耗。给出了从SRAM运行、闪存关闭且Range1下80MHz、Range2下26MHz、LPRun/LPSleep下2MHz时的电流消耗值。
4. STM32L476的典型唤醒值。
5. 从SRAM执行时, 可使闪存断电且其时钟断开。
6. SRAM1和SRAM2时钟可独立打开或关闭。
7. U(S) ART和LPUART接收是停止模式下的功能, 并能在开始、地址匹配或接收到帧事件时产生一个唤醒中断。
8. I2C地址检测是停止模式下的功能, 并能在地址匹配时产生一个唤醒中断。
9. USB在从挂起中恢复时以及连接检测协议事件下唤醒。
10. SWPMI在从挂起中恢复时唤醒。
11. 具有从待机/关机唤醒能力的I/O为: PA0, PC13, PE6, PA2, PC5。
12. I/O在关机模式中可配置为内部上拉、下拉或浮空, 但是当退出关机模式时该配置会丢失。

图 5显示了应用中可能的模式转换：

图5. 低功耗模式可能的转换



## 2.2 多电源和电池备份域

STM32L4xx器件要求1.71 V至3.6 V的 $V_{DD}$ 工作电压电源。

多个独立电源 ( $V_{DDA}$ ,  $V_{DDIO2}$ ,  $V_{DDUSB}$ ) 可用于特定外设，因此要消除限制条件，以便当使用模拟或USB功能时不需要以高电压来为所有产品供电。以低 $V_{DD}$ 电压为MCU供电，可降低低功耗模式的功耗。当应用中未使用由独立电源供电的外设时，这些电源应当连接到 $V_{DD}$ 。

- $V_{DD} = 1.71$ 至 $3.6$  V  
 $V_{DD}$  是为I/O、内部调压器和系统模拟信号（如复位、电源管理和内部时钟）供电的外部电源。通过VDD引脚从外部提供。
- $V_{DD12} = 1.05$ 至 $1.32$  V  
 连接至 $V_{CORE}$ 的外部供电电源，在连接外部SMPS时，会旁路内部稳压器。它通过VDD12引脚进行供电，仅在具有外部SMPS供电选项的封装上可用。
- $V_{DDA}$  最小电压：
  - 1.62 V，如果使用了ADC或COMPs；
  - 1.8 V，如果使用了DAC或OPAMPS；
  - 2.4 V，如果内置参考源需要用于 $V_{REF}$ 。

$V_{DDA}$  是为A/D转换器、D/A转换器、电压参考缓冲器、运算放大器和比较器供电的外部模拟电源。

- $V_{DDUSB} = 3.0$ 至 $3.6$  V (使用USB)  
 $V_{DDUSB}$  为外部独立电源, 为USB收发器供电。
- $V_{DDIO2} = 1.08$ 至 $3.6$  V  
 $V_{DDIO2}$  是为14个I/O (Port G[15:2]) 供电的外部电源。

此外, STM32L4xx器件支持两个电压参考电源:

- $V_{LCD} = 2.5$ 至 $3.6$  V  
LCD ( $V_{LCD}$ ) 的电压参考用来控制玻璃LCD的对比度。它可由外部电源电压或内嵌升压转换器供电, 与 $V_{DD}$ 电压独立。V<sub>LCD</sub>与PC3 (当LCD不用时, PC3可用作GPIO) 复用。
- $V_{REF+}$   
 $V_{REF+}$ 为ADC和DAC的输入参考电压。使能时, 它还是内部电压参考缓冲器的输出。 $V_{REF+}$ 引脚, 因此内部电压参考不可用于所有封装。当 $V_{REF+}$ 与V<sub>DDA</sub>在一个封装中互相绑定时, 内部电压参考缓冲器不可用且必须禁用 (关于封装引脚分配说明, 请参考数据手册)。

为了在 $V_{DD}$ 掉电时, 还能保留RTC备份寄存器和备份RAM的内容, 且让RTC继续工作, 可将 $V_{BAT}$ 引脚连接到电池或者其他备用电源上:

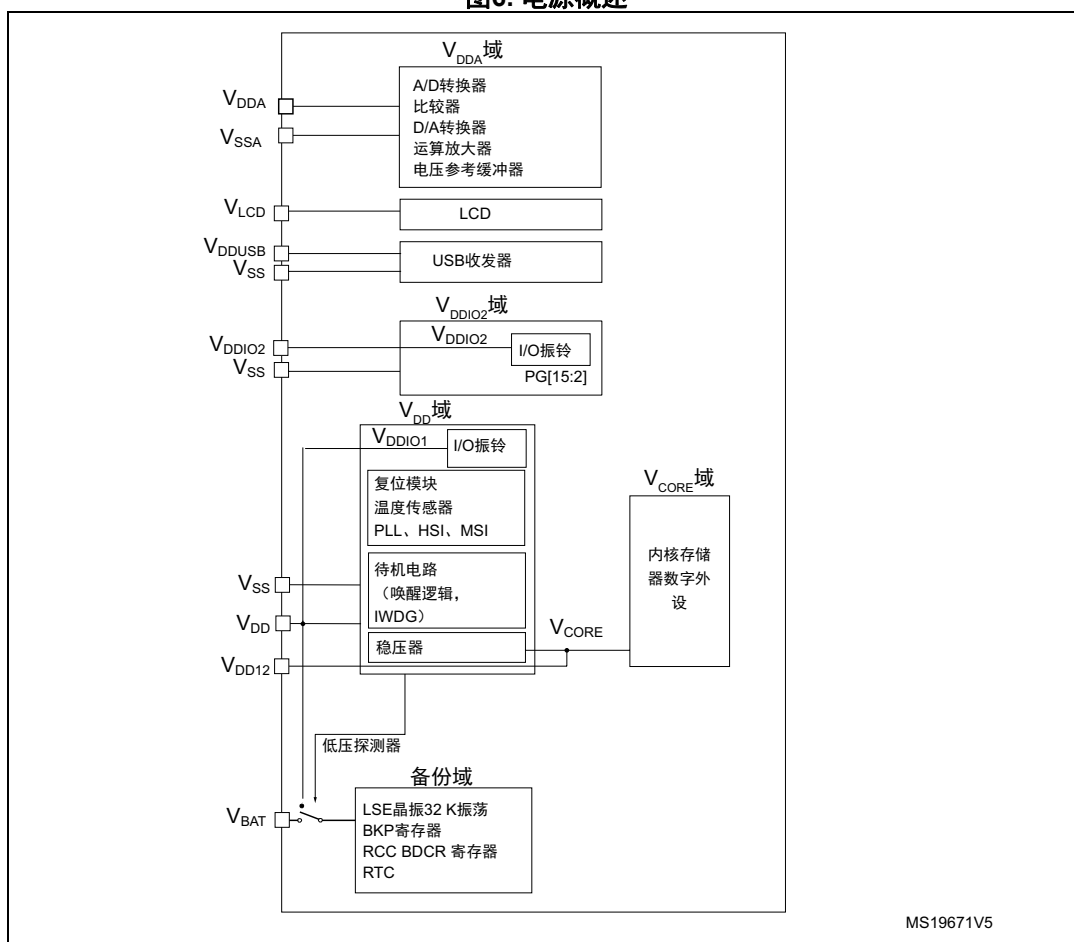
- $V_{BAT} = 1.55$ 到 $3.6$  V  
当 $V_{DD}$ 不存在时,  $V_{BAT}$ 作为RTC、32 kHz LSE外部时钟振荡器和备份寄存器的电源 (通过电源开关供电)。当 $V_{DD}$ 存在时, 这些外设 (RTC, LSE.....) 自动由 $V_{DD}$ 供电, 并通过内部电阻给V<sub>BAT</sub>上的外部电池充电。

使用一个嵌入式线性稳压器来为内部数字电源 $V_{CORE}$ 供电。 $V_{CORE}$ 为数字外设和存储器供电的电源。得益于内部稳压器和电压调节, 无论供电电压是多少, STM32L4xx器件在活动模式下都能保持尽可能小的消耗。

P后缀的STM32L4器件允许设计人员使用外部SMPS为数字逻辑施加外部 $V_{DD12}$ 供电 (关于详细原理图和操作, 请参阅[www.st.com](http://www.st.com)上的AN4978)。当 $V_{DD12}$ 由外部电源施加并高于内部LDO的输出时, 电流取自此外部供电, 当使用外部降压DC/DC转换器时, 整体功率效率显著提高。

**注:** 不是所有供电引脚都会出现在封装上。

图6. 电源概述



MS19671V5

## 2.3 超安全电源监控

STM32L4xx微控制器含有一个精细的电源监控模块，具有多个可编程选项。该模块在上电/掉电过程和运行时间阶段中都是激活的。

上电是个关键阶段，这种情况下内部电路各部分必须顺序启动，关键参数（如工厂修调值或选项）必须（甚至要在用户复位阶段之前）从非易失性存储器中恢复出来，进行MCU初始化。这期间 $V_{DD}$ 可能被来自电池接入点或因弱电源产生的故障而改变。

超安全BOR电路能够确保只要 $V_{DD}$ 超过所选阈值就释放复位，而不论 $V_{DD}$ 上升阶段的斜率是多少，因此程序运行开始时该电路处于其正常工作状态中。当 $V_{DD}$ 降低至低于选定阈值时，产生复位。根据存储在闪存选择字节的数值，有五个阈值可供选择。BOR最小阈值为1.71 V，保证了MCU在高于1.71 V时退出复位，以便能够以 $1.8 V \pm 5\%$ 的电压参考来为MCU供电。



BOR在所有模式（除了关机模式外）中均使能。关机模式下电源监测禁用，因此在关机模式下，无 $V_{DD}$ 时不支持切换到 $V_{BAT}$ 域（反之亦然）。

此外，可使用一个7级可编程电压检测器（PVD）在发生压降时生成预先中断。

最后，可通过（将其）与固定电压阈值相比较，来监测独立电源（ $V_{DDA}$ ， $V_{DDUSB}$ 和 $V_{DDIO2}$ ），并在电源低于阈值时产生中断。

PVD和PVM可从Stop模式中唤醒。

## 2.4 一组外设，调整它们可实现低功耗

需要特别注意一些外设，因为它们的本身高能耗，或因为它们始终上电。

- STM32L4xxMCU嵌入了多个12-bit/5MSPS ADC。这些快速而精确的转换器在5MSPS时典型电流消耗为1 mA，如果保持连续上电的话，可能会损坏电池寿命。由于ADC功耗与采样频率（大约200  $\mu$ A / MSPS）近似成比例，从功耗角度看，应用可以在两种解决方案之中进行选择，要么进行低速采样以限制最大电流，要么最高速率采样以便能够快速进入超低功耗模式。

当进行慢速采样时，ADC自身功耗可能降至几十 $\mu$ A，大大限制了最大电流。当电源提供有限的电流时，这可能是强制的。如果这段时间内CPU没有其他任务要执行，那么坏处可能是相比处于超低功耗模式（停止或待机）的时间，处于运行或睡眠模式（或者是低功耗运行或低功耗睡眠模式）的时间增加了。

多种外设具有先进功能，即使在停止模式下（此模式下系统时钟停止，主振荡器和存储器掉电）也能工作。

- 可用一对超低功耗比较器来监测电流降至350 nA时的模拟电压。一旦外部电压达到所选阈值，这两个比较器就能唤醒MCU，并且它们可以一起组成一个窗口比较器。其中一个比较器具有轨到轨输入能力，并且其输出可重新输送到通用的计时器中。
- 该器件嵌入了多个DAC，在Stop1模式中支持采样和保持功能。在采样和保持模式下，DAC内核在转换触发时转换数据，然后在一个电容上保持所转换的电压。不进行转换时，采样之间DAC内核和缓冲器完全关闭，DAC输出是三态的，因此可降低总功耗。
- RTC外设提供了具有两个报警（闹铃）的时钟/日历，包括一个周期性唤醒单元和多个特殊应用功能（例如时间戳、篡改检测.....）。它能够在最低功耗模式（关机，该模式下大部分芯片是断电的）下保持使能，并能在发生报警或检测到篡改（举例）时唤醒全部MCU电路。它还含有最多128字节的备份寄存器，在退出待机模式时可用来存储上下文信息，或当它们有篡改检测保护和读出存储保护时，可存储敏感信息。该外设采用异步设计技术来设计，可以最小化其功耗。

RTC可由两个低功耗低速时钟来计时：

- LSE：外部32.768 kHz石英振荡器，支持四种功耗模式，并具有驱动能力；
- LSI：不要求高精度时，RTC可由内部32 kHz振荡器计时，具有极低的功耗。
- 由于具有低电流消耗、价格低廉且易于定制，玻璃LCD是低功耗应用中最常见的显示设备之一。STM32L4系列包含了一个通用的LCD控制器，能够驱动具有多达8条公用线和32个区段的显示设备，具有单独选择I/O端口（为了最大化利用芯片可选功能而被分配给LCD）的能力。它还控制着可选内部升压转换器，以在大范围的 $V_{DD}$ 值下维持LCD对比度，并且功耗低至5  $\mu$ A（不包括LCD消耗）。
- 低功耗定时器（LPTIM）是一个16位定时器，可从降低功耗的最新发展中受益。由于LPTIM的时钟源具有多样性，因此无论选择哪种功耗模式，都能够保持运行。即使没有内部时钟源，LPTIM也能运行，鉴于这一点，可将其用作“脉冲计数器”，这种脉冲计数器在某些应用中十分有用。此外，LPTIM还能将系统从低功耗模式唤醒，因此非常适合实现“超时功能”，而且功耗极低。LPTIM引入了一个灵活的时钟方案，该方案能够提供所需的功能和性能，同时还能最大程度地降低功耗。
- 低功耗通用异步收发器（LPUART）是一种UART，允许有限功耗下双向UART通信。仅需32.768 kHz LSE时钟即可进行高达9600 baud的UART通信。当LPUART由与LSE时钟不同的时钟源计时，可以达到更高的波特率。即使当MCU处于Stop模式，能耗极低时，LPUART也会等待UART帧的到来。

从停止模式唤醒时，有多种唤醒源可选：

  - 地址匹配时唤醒；
  - 检测到Start位时唤醒；
  - 接收到字节时唤醒。
- 被寻址时，I2C能够从停止模式中唤醒MCU（APB时钟关断）。支持所有寻址模式。对于I2CCLK，必须选择HSI振荡器作为时钟源，以便从停止中唤醒。停止模式下，关闭HSI。当检测到START时，I2C接口将HSI接通，并延长SCL使其处于低电平直到唤醒HSI。HSI随后用来接收地址。地址匹配的情况下，MCU唤醒时间内，I2C延长SCL使其处于低电平。当软件声明ADDR标志时，此延长被释放，传输正常进行。如果地址不匹配，HSI再次关断，MCU不被唤醒。
- 当USART时钟为HSI或LSE时，USART能够将MCU从Stop0/1模式中唤醒。有多种从Stop0/1模式中唤醒的源可供选择：
  - 地址匹配时唤醒；
  - 检测到Start位时唤醒；
  - 接收到字节时唤醒。

- USB可利用这些事件从Stop0/1模式中唤醒：
  - 从挂起中恢复
  - 连接检测协议
- SWPMI可利用此事件从Stop0/1模式中唤醒：
  - 从挂起中恢复

表 6总结了所有可用模式下的外设特性。灰色单元格中详细说明了唤醒能力。

表6. 所有模式下的特性<sup>(1)</sup>

外设	运行Range 1	运行Range 2	睡眠	低功耗运行	低功耗睡眠	Stop0/1		停止2		待机		关机		VBAT
						-	唤醒能力	-	唤醒能力	-	唤醒能力	-	唤醒能力	
CPU	是		-	是	-	-	-	-	-	-	-	-	-	-
Flash访问 (可达1 MB)	O <sup>(2)</sup>		O <sup>(2)</sup>	O <sup>(2)</sup>	O <sup>(2)</sup>	-	-	-	-	-	-	-	-	-
SRAM1 (高达256 KB)	是		是 <sup>(3)</sup>	是	是 <sup>(3)</sup>	是	-	是	-	-	-	-	-	-
SRAM2 (可达64 KB)	是		是 <sup>(3)</sup>	是	是 <sup>(3)</sup>	是	-	是	-	O <sup>(4)</sup>	-	-	-	-
FMC	O		O	O	O	-	-	-	-	-	-	-	-	-
Quad-SPI	O		O	O	O	-	-	-	-	-	-	-	-	-
备份寄存器	是		是	是	是	是	-	是	-	是	-	是	-	是
欠压复位 (BOR)	是		是	是	是	是	是	是	是	是	是	-	-	-
可编程电压检测器 (PVD)	O		O	O	O	O	O	O	O	-	-	-	-	-
外设电压监测器 (PVMx; x=1、2、3、4)	O		O	O	O	O	O	O	O	-	-	-	-	-
DMA	O		O	O	O	-	-	-	-	-	-	-	-	-
高速内部时钟 (HSI16)	O		O	O	O	(5)	-	(5)	-	-	-	-	-	-
高速外部时钟 (HSE)	48 <sup>(6)</sup>	26 <sup>(6)</sup>	O <sup>(7)</sup>	O	O	-	-	-	-	-	-	-	-	-
低速内部时钟 (LSI)	O		O	O	O	O	-	O	-	O	-	-	-	-
低速外部时钟 (LSE)	O		O	O	O	O	-	O	-	O	-	O	-	O
多种速率内部时钟 (MSI)	48 <sup>(8)</sup>	24 <sup>(8)</sup>	O	O	O	-	-	-	-	-	-	-	-	-
PLLx VCO最大频率	344	128	O <sup>(7)</sup>	-	-	-	-	-	-	-	-	-	-	-
时钟安全系统 (CSS)	O		O	O	O	-	-	-	-	-	-	-	-	-
LSE上的时钟安全系统	O		O	O	O	O	O	O	O	O	O	-	-	-
RTC /自动唤醒	O		O	O	O	O	O	O	O	O	O	O	O	O

表6. 所有模式下的特性<sup>(1)</sup> (续)

外设	运行Range 1	运行Range 2	睡眠	低功耗运行	低功耗睡眠	Stop0/1		停止2		待机		关机		VBAT
						-	唤醒能力	-	唤醒能力	-	唤醒能力	-	唤醒能力	
RTC入侵引脚的数量	3	3	3	3	3	3	0	3	0	3	0	3	0	3
LCD	0	0	0	0	0	0	0	0	0	-	-	-	-	-
相机接口	0	0	0	0	-	-	-	-	-	-	-	-	-	-
USB OTG FS	0	-	0	-	-	-	0	-	-	-	-	-	-	-
USB FS	0	-	0	-	-	-	0	-	-	-	-	-	-	-
USARTx (x=1、2、3、4、5)	0	0	0	0	0	0 <sup>(9)</sup>	0 <sup>(9)</sup>	-	-	-	-	-	-	-
低功耗UART (LPUART)	0	0	0	0	0	0 <sup>(9)</sup>	0 <sup>(9)</sup>	0 <sup>(9)</sup>	0 <sup>(9)</sup>	-	-	-	-	-
I2Cx (x=1、2、3、4)	0	0	0	0	0	0 <sup>(10)</sup>	0 <sup>(10)</sup>	-	-	-	-	-	-	-
I2C3	0	0	0	0	0	0 <sup>(10)</sup>	0 <sup>(10)</sup>	0 <sup>(10)</sup>	0 <sup>(10)</sup>	-	-	-	-	-
SPIx (x=1、2、3)	0	0	0	0	0	-	-	-	-	-	-	-	-	-
CAN	0	0	0	0	0	-	-	-	-	-	-	-	-	-
SDMMC	0	0	-	-	-	-	-	-	-	-	-	-	-	-
SWPMI	0	0	0	0	0	-	0	-	-	-	-	-	-	-
SAIx (x=1、2)	0	0	0	0	0	-	-	-	-	-	-	-	-	-
DFSDM	0	0	0	0	0	-	-	-	-	-	-	-	-	-
ADCx (x=1、2、3)	0	0	0	0	0	-	-	-	-	-	-	-	-	-
DACx (x=1、2)	0	0	0	0	0	0	-	-	-	-	-	-	-	-
VREFDBUF	0	0	0	0	0	-	-	-	-	-	-	-	-	-
OPAMPx (x=1、2)	0	0	0	0	0	0	-	-	-	-	-	-	-	-
COMPx (x=1、2)	0	0	0	0	0	0	0	0	0	-	-	-	-	-
温度传感器	0	0	0	0	0	-	-	-	-	-	-	-	-	-
定时器 (TIMx)	0	0	0	0	0	-	-	-	-	-	-	-	-	-
低功耗定时器1 (LPTIM1)	0	0	0	0	0	0	0	0	0	-	-	-	-	-
低功耗定时器2 (LPTIM2)	0	0	0	0	0	0	0	-	-	-	-	-	-	-
独立看门狗 (IWDG)	0	0	0	0	0	0	0	0	0	0	0	-	-	-
窗口看门狗 (WWDG)	0	0	0	0	0	-	-	-	-	-	-	-	-	-
SysTick定时器	0	0	0	0	0	-	-	-	-	-	-	-	-	-
触摸感应控制器 (TSC)	0	0	0	0	0	-	-	-	-	-	-	-	-	-
随机数发生器 (RNG)	0	-	0	-	-	-	-	-	-	-	-	-	-	-

表6. 所有模式下的特性<sup>(1)</sup> (续)

外设	运行Range 1	运行Range 2	睡眠	低功耗运行	低功耗睡眠	Stop0/1		停止2		待机		关机		VBAT
						-	唤醒能力	-	唤醒能力	-	唤醒能力	-	唤醒能力	
AES硬件加速器	○	○	○	○	○	-	-	-	-	-	-	-	-	-
HASH硬件加速	○	○	○	○	○	-	-	-	-	-	-	-	-	-
CRC计算单元	○	○	○	○	○	-	-	-	-	-	-	-	-	-
GPIO	○	○	○	○	○	○	○	○	○	(11)	5个 引脚	(12)	5个 引脚	-

- 图例: Y =支持 (使能)。○ =可选 (默认禁用, 可软件使能)。- =不提供。
- 闪存可配置为断电模式。默认情况下, 它不是断电模式。
- SRAM时钟可门控打开或关闭。
- 当PWR\_CR3寄存器中的RRS位置位时, 可保存SRAM2内容。
- 一些能够从停止模式唤醒的外设可请求将HSI使能。在这种情况下, HSI由外设唤醒, 并且仅响应请求它的外设。当外设不再需要HSI时, HSI将自动关闭。
- HSE最大频率。
- HSE和PLL与相关运行模式具有相同的最大频率。
- MSI最大频率。
- UART和LPUART接收是停止模式下的功能, 并能在开始、地址匹配或接收到帧事件时产生一个唤醒中断。
- I2C地址检测是停止模式下的功能, 并能在地址匹配时产生一个唤醒中断。
- 待机模式下, I/O可配置为内部上拉、下拉或浮空。
- I/O在关机模式中可配置为内部上拉、下拉或浮空, 但是当退出关机模式时该配置会丢失。

## 2.5 多功能的时钟管理

复位和时钟控制器（RCC）外设管理STM32L4微控制器的5个可用时钟源。

两个外部振荡器使应用能获得高精度：

- HSE时钟（4至40 MHz的高速外部时钟），通常用来馈送PLL，并能产生高达80 MHz的CPU时钟频率，以及USB控制器和音频时钟所需的独立频率。
- LSE（典型的32.768 kHz低速外部时钟）一般用于为实时时钟提供低功耗时钟源，不过也能用作LCD时钟。

对于多种不同的任务，有3个内部振荡器可供选择：

- LSI时钟（32 kHz低速内部时钟）是超低功耗源，能够馈送实时时钟（精度有限）、LCD控制器和独立看门狗
- HSI时钟（16 MHz高速内部时钟）是高速电压补偿振荡器。
- MSI时钟（100 kHz至48 MHz多种速率内部时钟）是振荡器，具有可调的频率和低电流消耗。它的工作电流与频率成比例，以便最小化内部振荡器在低CPU频率下的功耗开销。配置为PLL模式时，该振荡器利用LSE自动校准，能够实现高精度。
- RC48可用时，利用时钟恢复系统（HSI48）：内部48 MHz时钟源（HSI48）可用于驱动USB、SDMMC或RNG外设。此时钟可在MCO上输出。

表 7总结了各种振荡器的特性和用途。

表7. STM32L4xx时钟源特性<sup>(1)</sup>

时钟源	用途	频率	功耗（典型值）	精度	修调	
					工厂	用户
HSE	主时钟 (+ RTC & LCD)	4-48 MHz	-	取决于晶振，低至几十ppm	不适用	
LSE	RTC和LCD USART, LPUART, LPTIM独立时钟	32.768 kHz (典型值)	250 nA	取决于晶振，低至数ppm		
HSI	主时钟 外设独立时钟	16 MHz	150 $\mu$ A	典型值 $\pm$ 0.8 % 在-10至+85 $^{\circ}$ C 范围内  在1.62至3.6 V区 间上，典型值为 +0.1/-0.2 %	有	有
MSI	主时钟	100 kHz 200 kHz 400 kHz 800 kHz 1 MHz 2 MHz 4 MHz 8 MHz 16 MHz 24 MHz 32 MHz <sup>(2)</sup> 48 MHz <sup>(2)</sup>	0.6 $\mu$ A 0.8 $\mu$ A 1.2 $\mu$ A 1.9 $\mu$ A 4.7 $\mu$ A 6.5 $\mu$ A 11 $\mu$ A 18.5 $\mu$ A 62 $\mu$ A 85 $\mu$ A 110 $\mu$ A 155 $\mu$ A	默认模式： 在-10至+85 $^{\circ}$ C 区间上，典型值为 +1.5/-1 %  在1.62至3.6 V区 间上，对于16至48 MHz频率，典型值为 +1.5/-5.5 %  PLL模式： 大于0.25 %	有	有

表7. STM32L4xx时钟源特性<sup>(1)</sup> (续)

时钟源	用途	频率	功耗 (典型值)	精度	修调	
					工厂	用户
LSI	RTC、LCD & IWDG	32 kHz	110 nA	典型值±1.5 % 在-40至+125 °C 范围内  在1.62至3.6 V区 间上, 典型值为 +0.5/-1.5 %	有	无
HSI48	USB, RNG	48 MHz	340 nA	最大值±3 % 在15至85 °C范 围内 V <sub>dd</sub> 3.0至3.6 V  最大值±4.5 % 在-40至+125 °C 范围内 V <sub>dd</sub> 1.65至3.6 V	有	USB PLL

1. 初步特性仅供参考。有关详细的电气特性，请参考产品数据手册。

2. 仅在Range 2上支持。

此外，STM32L4xx微控制器嵌入了三个PLL，每个都具有多达3个独立输出，并可由HSI、HSE或MSI馈送。这九个输出可分别配置为：

- 系统时钟
- ADC接口时钟
- USB时钟
- 串行音频接口SAI1时钟
- 串行音频接口SAI2时钟

消除外设在系统时钟上的限制条件。多个其他外设可由非系统时钟提供时钟：USARTx (x=1、2、3、4、5)，LPUART，SWPMI和I2Cx (x=1、2、3、4) 接收独立时钟。举例来说，这可降低系统和APB总线频率，并保持通信外设波特率不变，与系统时钟频率独立。

在运行和低功耗运行模式下，所有外设时钟可单独使能或禁用。

在睡眠和低功耗睡眠模式下，所有外设时钟也可单独使能或禁用。

在成本敏感的应用中，晶体振荡器的价格可能无法忽略。出于这个原因，STM32L4xx提供了多种选择来测量内部振荡器。

尽管HSI和MSI是工厂修调的，但它们能在运行时间内进一步修调0.5%个单位，以补偿因温度和电压变化引起的频率偏移。

当应用中存在LSE时，MSI可利用LSE（PLL模式配置）自动校准，从而可能长期达到LSE精确度。该模式可提供USB时钟，具有器件模式中运行所要求的精确度，节约了高速晶振的成本。

而且，当MCU从Stop模式退出时，系统时钟在任意频率范围内均可配置为HSI或MSI。这允许在48 MHz时直接退出停止模式，无需等待PLL启动时间。



### 3 结论

本应用笔记中展示了STM32L4xx器件的主要特点。它们显示了此微控制器系列在嵌入式系统中降低电流消耗方面所具有的优势。

STM32L4系列产品扩展了ST已有的超低功耗系列（已推出STM32L0和STM32L1系列），在无功耗性能的情况下提供了很高的处理性能。它完善了STM32产品组合，保持了与其他STM32器件的兼容性。

STM32L4系列丰富的外设组合能够覆盖广泛的应用，同时低功耗模式为即时调整任意任务的功耗提供了更大的灵活性。

这为现在和未来低功耗应用带来了更长的工作寿命。

## 4 版本历史

表8. 文档版本历史

日期	版本	变更
2015年7月21日	1	初始版本。
2017年2月9日	2	更新了前言、第 1 节：高效处理、第 2.1.2 节：停止模式、第 2.1.3 节：待机模式、第 2.1.4 节：关机模式、第 2.2 节：多电源和电池备份域、第 2.3 节：超安全电源监控、第 2.4 节：一组外设，调整它们可实现低功耗和第 2.5 节：多功能的时钟管理。 更新了图 1：STM32L476 - 电流消耗vs.系统频率 (25 °C) 的标题。 更新了图 2：功率分配结构、图 5：低功耗模式可能的转换和图 6：电源概述。 更新了表 5：STM32L4模式概述及其脚注和表 6：所有模式下的特性。 增加了表 2：系统时钟为80 MHz时的性能比较 (mA/MHz) 和表 4：不同运行模式下的性能比较 (mA/MHz)。
2017年4月27日	3	更新了前言、第 2.2 节：多电源和电池备份域、第 2.4 节：一组外设，调整它们可实现低功耗和第 2.5 节：多功能的时钟管理。 更新了表 2：系统时钟为80 MHz时的性能比较 (mA/MHz)、表 4：不同运行模式下的性能比较 (mA/MHz)、表 5：STM32L4模式概述、表 6：所有模式下的特性和表 7：STM32L4xx时钟源特性。

表9. 中文文档版本历史

日期	版本	变更
2017年8月15日	1	中文初始版本。

**重要通知 - 请仔细阅读**

意法半导体公司及其子公司（“ST”）保留随时对 ST 产品和 / 或本文档进行变更、更正、增强、修改和改进的权利，恕不另行通知。买方在订货之前应获取关于 ST 产品的最新信息。ST 产品的销售依照订单确认时的相关 ST 销售条款。

买方自行负责对 ST 产品的选择和使用，ST 概不承担与应用协助或买方产品设计相关的任何责任。

ST 不对任何知识产权进行任何明示或默示的授权或许可。

转售的 ST 产品如有不同于此处提供的信息的规定，将导致 ST 针对该产品授予的任何保证失效。

ST 和 ST 徽标是 ST 的商标。所有其他产品或服务名称均为其各自所有者的财产。

本文档中的信息取代本文档所有早期版本中提供的信息。本文档的中文版本为英文版本的翻译件，仅供参考之用；若中文版本与英文版本有任何冲突或不一致，则以英文版本为准。

© 2017 STMicroelectronics - 保留所有权利